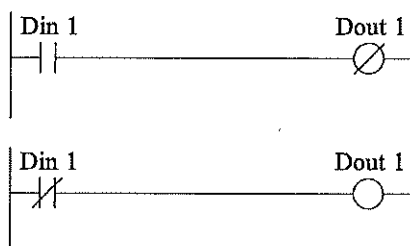
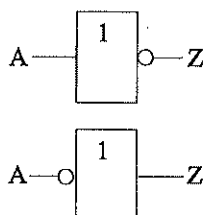


IKKE/NOT

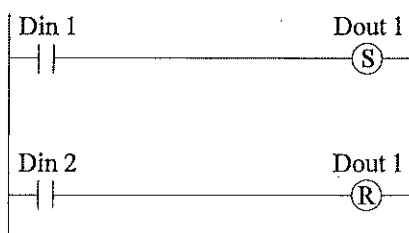
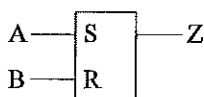
Betyder modsat/inverteret og dermed menes at signalet skal opfattes modsat, hvis det er logisk "1" så bliver det efter denne funktion logisk "0".

**SET**

Betyder logisk "1" og husker (fastholder) dette signal indtil der bliver givet et RESET signal.

RESET

Betyder logisk "0" og husker (fastholder) dette signal indtil der bliver givet et SET signal.

**HOP/JUMP**

Anvendes til at flytte til et andet sted i programmet. Hvis der findes bit eller udgange i det område der hoppes over vil disse bevare deres status fra det tidspunkt hvor hop funktionen blev aktiv.

Hovedrelæ/Master Control

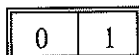
Anvendes ofte sammen med SET og RESET til at underlægge hele eller dele af programmet under en hovedfunktion. Hvis der findes bit eller udgange i det område der er underlagt mastercontrol vil disse blive logisk "0", hvis mastercontrol er logisk "0".

PLC-SYSTEMER

Bitinstruktioner

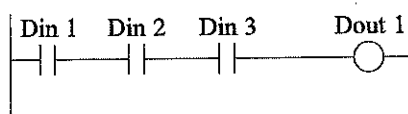
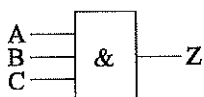
Inden for PLC-teknikken tales der om Bit instruktioner, når der anvendes indgange (IN), udgange (OUT) eller interne BIT (hjelperelæer, mærker eller flag).

Hvis man anvender et bit har man kun mulighed for at udtrykke den binære (logiske) værdi "0" eller "1".



OG/AND

Betyder at funktionen er aktiv når det 1. og det 2. og det 3. og det (...) signal er "1", begrebet kendes også fra relæteknikken, hvor man taler om kontakter i serie.



ELLER/OR

Betyder at funktionen er aktiv når det 1. eller det 2. eller det 3. eller det (...) signal er "1", begrebet kendes også fra relæteknikken, hvor man taler om kontakter i parallel.

